makoto SHIZUKUISH I eta (. 10/796,148 Filed 3/10/04 Birch, Stewart, Kolasak + Birch LLP 703/205-8000

日本国特許庁 649-947P
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出願年月日 Date of Application:

2003年 3月17日

出 願 番 号 Application Number:

特願2003-072102

[ST. 10/C]:

[JP2003-072102]

出 願 人 Applicant(s):

富士フイルムマイクロデバイス株式会社

富士写真フイルム株式会社

2004年 4月23日

特許庁長官 Commissioner, Japan Patent Office 今井康



【書類名】

特許願

【整理番号】

P044089

【提出日】

平成15年 3月17日

【あて先】

特許庁長官殿

【国際特許分類】

H01L 27/14

【発明者】

【住所又は居所】

宮城県黒川郡大和町松坂平1丁目6番地 富士フイルム

マイクロデバイス株式会社内

【氏名】

雫石 誠

【特許出願人】

【識別番号】

391051588

【氏名又は名称】 富士フイルムマイクロデバイス株式会社

【特許出願人】

【識別番号】

000005201

【氏名又は名称】

富士写真フイルム株式会社

【代理人】

【識別番号】

100105647

【弁理士】

【氏名又は名称】 小栗 昌平

【電話番号】

03-5561-3990

【選任した代理人】

【識別番号】

100105474

【弁理士】

【氏名又は名称】 本多 弘徳

【電話番号】

03-5561-3990

【選任した代理人】

【識別番号】 100108589

【弁理士】

【氏名又は名称】 市川 利光

【電話番号】 03-5561-3990

【選任した代理人】

【識別番号】 100115107

【弁理士】

【氏名又は名称】 高松 猛

【電話番号】 03-5561-3990

【選任した代理人】

【識別番号】 100090343

【弁理士】

【氏名又は名称】 栗宇 百合子

【電話番号】 03-5561-3990

【手数料の表示】

【予納台帳番号】 092740

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 0003489

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 MOS型カラー固体撮像装置

【特許請求の範囲】

【請求項1】 複数の受光部が半導体基板の表面に二次元アレー状に配列されたMOS型カラー固体撮像装置において、前記複数のうちの全部または一部の受光部の上部に積層され3原色のうちの1色の入射光を阻止し残り2色の入射光を透過する補色フィルタと、該補色フィルタが積層された受光部の深さ方向に分離して形成される第1,第2の前記高濃度不純物層であって、前記補色フィルタを透過した前記2色のうちの1色の前記色信号を検出する第1の高濃度不純物層と、前記補色フィルタを透過した前記2色のうちの残り1色の前記色信号を検出する第2の高濃度不純物層と、前記各高濃度不純物層に接続され前記各色信号を区別して読み出す信号配線とを備えることを特徴とするMOS型カラー固体撮像装置。

【請求項2】 前記受光部は、半導体基板に高濃度不純物層を設けることで 形成されたPN接合部に電荷を蓄積し、該電荷を入射光によって発生したフォト キャリアで放電させ、該放電により変化する電荷変化量を色信号として読み出す ものであることを特徴とする請求項1に記載のMOS型カラー固体撮像装置。

【請求項3】 3原色のうち前記補色フィルタが積層された受光部で検出される前記2色の残り1色の色信号については、該受光部の周りに設けられ該受光部と異なる色信号を検出する受光部の検出信号を補間演算して求めることを特徴とする請求項1または請求項2に記載のMOS型カラー固体撮像装置。

【請求項4】 ブルー(B)の光を阻止するイエローフィルタが積層された受光部とレッド(R)の光を阻止するシアンフィルタが積層された受光部とグリーン(G)の光を阻止するマゼンタフィルタが積層された受光部の3種類の受光部が前記半導体基板の表面に配列されたことを特徴とする請求項1乃至請求項3のいずれかに記載のMOS型カラー固体撮像装置。

【請求項5】 イエローフィルタが積層された受光部とシアンフィルタが積層された受光部の2種類の受光部が前記半導体基板の表面に配列されたことを特徴とする請求項1乃至請求項3のいずれかに記載のMOS型カラー固体撮像装置

0

【請求項6】 マゼンタフィルタが積層された受光部とグリーン (G) の光を透過するグリーンフィルタが積層された受光部の2種類の受光部が前記半導体基板の表面に配列されたことを特徴とする請求項1乃至請求項3のいずれかに記載のMOS型カラー固体撮像装置。

【請求項7】 マゼンタフィルタが積層された受光部とカラーフィルタの代わりに透明平坦化膜が積層された受光部の2種類の受光部が前記半導体基板の表面に配列されたことを特徴とする請求項1乃至請求項3のいずれかに記載のMOS型カラー固体撮像装置。

【請求項8】 グリーンフィルタが積層された受光部とイエローフィルタが 積層された受光部とマゼンタフィルタが積層された受光部とシアンフィルタが積 層された受光部の4種類の受光部が前記半導体基板の表面に配列されたことを特 徴とする請求項1乃至請求項3のいずれかに記載のMOS型カラー固体撮像装置。

【請求項9】 前記高濃度不純物層のうち前記半導体基板の内部に設けられる高濃度不純物層には該半導体基板の表面まで連続する高濃度不純物領域でなる電荷通路が設けられることを特徴とする請求項1乃至請求項8のいずれかに記載のMOS型カラー固体撮像装置。

【請求項10】 前記第1,第2の高濃度不純物層の夫々の深さが、前記補色フィルタを透過した前記2色のうちの夫々の色の波長に対応して設定されることを特徴とする請求項1乃至請求項9のいずれかに記載のMOS型カラー固体撮像装置。

【請求項11】 ブルー (B) の色信号を検出する前記高濃度不純物層の深さが $0.1\sim0.3\mu$ mであり、グリーン (G) の色信号を検出する高濃度不純物層の深さが $0.3\sim0.8\mu$ mであり、レッド (R) の色信号を検出する高濃度不純物層の深さが $0.8\sim2.5\mu$ mであることを特徴とする請求項10に記載のMOS型カラー固体撮像装置。

【請求項12】 前記の各受光部の上部には夫々オンチップ集光光学系が設けられ、前記の各受光部に夫々遮光膜の1つの開口が対応することを特徴とする

請求項1乃至請求項11のいずれかに記載のMOS型カラー固体撮像装置。

【請求項13】 ブルー(B)の色信号を検出する高濃度不純物層に重ねて設けられ該高濃度不純物層と前記信号配線とをオーミックコンタクトする不純物領域が該高濃度不純物層より深く形成されることを特徴とする請求項1乃至請求項12のいずれかに記載のMOS型カラー固体撮像装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は、単板式のカラー固体撮像装置に係り、特に、MOS型カラー固体撮像装置に関する。

[0002]

【従来の技術】

従来のCMOS型カラー固体撮像装置においては、半導体基板表面に多数の受 光部を二次元アレー状に配列し、更に各受光部上に、ストライプ状あるいはモザ イク状に異なる分光特性を有するカラーフィルタを積層することで、カラー画像 を撮像することができるようにしている。

[0003]

カラーフィルタとしては、原色系カラーフィルタと補色系カラーフィルタがある。原色系カラーフィルタの場合、例えば、B (青色)のカラーフィルタを積層した画素では、主としてBの波長域(約480 nmよりも短波長の入射光成分)の光のみが受光部に到達し、それ以外の波長成分(例えばG (緑) およびR (赤))については、受光部に入射しない様になっている。このため、B以外の波長成分(GとR)を含む入射光については、B以外の光信号成分(GとR)を有効に光電変換に利用できず、感度を低下させる原因となっている。

[0004]

これに対し、補色系カラーフィルタは、Bの補色関係にある色成分GとRを透過するイエロー(Ye)フィルタと、Gの補色関係にある色成分BとRを透過するマゼンタ(Mg)フィルタと、Rの補色関係にある色成分BとGを透過するシアン(Cy)フィルタで構成され、入射光の波長を原色系カラーフィルタに比べ

て広い範囲で利用でき、感度を高くすることができる。

[0005]

このため、フラッシュなどの補助光源を利用しにくいビデオムービーカメラ(動画の撮像)においては、補色系カラーフィルタを搭載したカラー固体撮像装置が多く採用されている。しかし、一の画素から得られる信号は、G+R,G+B,R+Bに対応する信号であるため、これらの信号を読み出し後に、外部回路において、R,G,Bの各原色信号成分に分離する色信号分離演算処理を行う必要が生じる。

[0006]

従って、補色系カラーフィルタを用いるカラー固体撮像装置は、各色成分(R,G,B)を直接読み出すことができる原色系カラーフィルタを用いたカラー固体撮像装置に比べ、忠実な色再現性やノイズの点で劣るという問題がある。このため、スチルカメラ(静止画の撮像)においては、色再現性に優れている原色系カラーフィルタを搭載した固体撮像装置が多く採用され、感度に関しては補助光源でカバーするようになっている。

[0007]

一方、フォトダイオードの光電変換特性が入射光の波長及びシリコン基板の深さ方向の位置に依存することが下記の非特許文献1に開示されており、このシリコン基板の光学的性質を利用することでカラーフィルタを搭載せずに各色信号を分離して読み出すことができるCMOS型カラー固体撮像装置が下記の特許文献1に開示されている。以下、この従来のCMOS型カラー固体撮像装置を説明する。

[0008]

図26(a)は、下記の非特許文献2に記載されている一般的なCMOS型固体撮像装置の等価回路図である。CMOS型固体撮像装置では、受光部フォトダイオード(PN接合部D)の容量成分(C)に予めリセットトランジスタ(M3)をオンにすることによって蓄えられた電荷が入射光によってフォトダイオード部近傍で発生したフォトキャリアにより放電し、その後、この容量Cの電荷量変化をソースフォロアアンプ(M1, M2)によって読み出す構造になっている。

[0009]

図26(b)は、図26(a)に示す一般的構造に非特許文献1で開示された原理を応用して構成された特許文献1記載のCMOS型カラー固体撮像装置の構成図である。このカラー固体撮像装置においては、P型半導体基板101の表面側にNウェル層102が形成され、このNウェル層102の表面側にPウェル層103が形成され、このPウェル層103の表面側にN層104が形成される断面構造を持っている。

[0010]

そして、Pウェル層103とN層104との間に形成されるPN接合でブルー(B)の色信号を検出し、Pウェル層103とNウェル層102との間に形成されるPN接合でグリーン(G)の色信号を検出し、P型基板101とNウェル層102との間に形成されるPN接合でレッド(R)の色信号を検出する様になっている。

 $[0\ 0\ 1\ 1]$

更に詳しく見ると、青(B)の色信号検出には、表面のN+層104に電気的接点(オーミックコンタクト)を設け、PN接合部における電子(マジョリティキャリア)の充放電を周辺回路部のソースフォロアアンプで読み出している。緑(G)の色信号検出には、Pウェル層103に対して素子表面に同様の電気的接点を設け、PN接合部における正孔(マジョリティキャリア)の充放電を周辺回路部のソースフォロアアンプで読み出している。赤(R)の色信号検出には、青(B)と同様に、深部のNウェル層102に対して、素子表面に同様の電気的な接点を設け、PN接合部における電子の充放電を周辺回路部のソースフォロアアンプで読み出している。

[0012]

【特許文献 1】

米国特許第5965875号公報

【非特許文献1】

IEEE TRANSACTIONS ON ELECTRON DEVICES, VOL.ED-15, NO. 1, JANUARY 1968 Ø"

A Planar Silicon Photosensor with an Optimal Spectral Response for Detec

ting Printed Material"PAUL A. GARY and JOHN G.LINVILL

【非特許文献2】

PSIE Vol.3019.ppl15-124"An 800K-Pixel Color CMOS Senser For Consumer Still Cameras." J.E.D. Hurwitz.et.al(1997)

[0013]

【発明が解決しようとする課題】

上述した図26 (b) に示す従来のCMOS型カラー固体撮像装置は、一画素単位で見ると、青(B),緑(G),赤(R)の3信号を読み出すことができるが、素子表面に設ける必要のある上記オーミックコンタクトに要する面積や、リセットトランジスタやソースフォロアアンプ等の周辺回路に要する面積、即ち、受光部以外の面積が3倍になるため、半導体基板表面の受光部面積が圧迫されてしまうという問題がある。

$[0\ 0\ 1\ 4\]$

更に、素子駆動や信号読み出しのために配線数が増加してしまい、受光部表面とその上に設けるマイクロレンズとの間に積層される多層配線層が複雑になり、製造が困難になると共に、マイクロレンズと受光部表面との間の入射光の通路が狭くなってしまうという問題がある。この問題は、小型のデジタルスチルカメラや携帯電話機等の小型電子機器に搭載するカラー固体撮像装置ほど、即ち、小面積の半導体基板に形成されるカラー固体撮像装置ほど顕著になる。

[0015]

更にまた、カラーフィルタを搭載しないために、各色成分(R, G, B)出力信号の分光スペクトルが互いに大きくオーバーラップしてしまい、忠実な色再現が困難で高画質化を図ることが難しいという問題もある。

[0016]

本発明の目的は、製造が容易で半導体基板表面の受光部面積を広くとることができ、色信号分離演算処理が不要で、しかも撮像画像の高画質化を容易に図ることが可能なMOS型カラー固体撮像装置を提供することにある。

[0017]

【課題を解決するための手段】

7/

本発明のMOS型カラー固体撮像装置は、複数の受光部が半導体基板の表面に 二次元アレー状に配列されたMOS型カラー固体撮像装置において、前記複数の うちの全部または一部の受光部の上部に積層され3原色のうちの1色の入射光を 阻止し残り2色の入射光を透過する補色フィルタと、該補色フィルタが積層され た受光部の深さ方向に分離して形成される第1,第2の前記高濃度不純物層であ って、前記補色フィルタを透過した前記2色のうちの1色の前記色信号を検出す る第1の高濃度不純物層と、前記補色フィルタを透過した前記2色のうちの残り 1色の前記色信号を検出する第2の高濃度不純物層と、前記各高濃度不純物層に 接続され前記各色信号を区別して読み出す信号配線とを備えることを特徴とする

[0018]

この構成により、補色フィルタを用いることで入射光成分を有効に利用できるため感度が向上し、且つ原色の色信号が直接得られるために色信号分離演算処理が不要となり、しかも、カラーフィルタを使用することで、各色信号の分光感度スペクトルにおけるオーバーラップが低減して忠実な色再現が更に可能となり、高画質化も達成可能となる。

[0019]

本発明のMOS型カラー固体撮像装置は、半導体基板に高濃度不純物層を設けることで形成されたPN接合部に電荷を蓄積し、該電荷を入射光によって発生したフォトキャリアで放電させ、該放電により変化する電荷変化量を色信号として読み出すものであることを特徴とする。この構成によっても、感度が向上し、且つ原色の色信号が直接得られるために色信号分離演算処理が不要となり、しかも、カラーフィルタを使用することで、各色信号の分光感度スペクトルにおけるオーバーラップが低減して忠実な色再現が更に可能となり、高画質化も達成可能となる。

[0020]

本発明のMOS型カラー固体撮像装置は、3原色のうち前記補色フィルタが積層された受光部で検出される前記2色の残り1色の色信号については、該受光部の周りに設けられ該受光部と異なる色信号を検出する受光部の検出信号を補間演

算して求めることを特徴とする。この構成により、各受光部位置において3原色信号が得られ、色情報を再現することが可能となる。

[0021]

本発明のMOS型カラー固体撮像装置は、ブルー(B)の光を阻止するイエローフィルタが積層された受光部とレッド(R)の光を阻止するシアンフィルタが積層された受光部とグリーン(G)の光を阻止するマゼンタフィルタが積層された受光部の3種類の受光部が前記半導体基板の表面に配列されたことを特徴とする。

[0022]

この構成により、各受光部では、R, G, Bの3原色の内の2色の信号成分を 直接得ることができ、残りの1色の信号成分を周りの受光部の信号成分から補間 演算で求めることができる。

[0023]

本発明のMOS型カラー固体撮像装置は、イエローフィルタが積層された受光 部とシアンフィルタが積層された受光部の2種類の受光部が前記半導体基板の表 面に配列されたことを特徴とする。

[0024]

この構成によっても、各受光部では、R, G, Bの3原色の内の2色の信号成分を直接得ることができ、残りの1色の信号成分は周りの受光部の信号成分を補間演算することで得ることができる。また、全ての受光部からグリーン(G)の信号成分が得られるため、このグリーン信号を輝度信号として画像処理することで、解像度の高い画像を得ることができる。

[0025]

本発明のMOS型カラー固体撮像装置は、マゼンタフィルタが積層された受光 部とグリーン(G)の光を透過するグリーンフィルタが積層された受光部の2種 類の受光部が前記半導体基板の表面に配列されたことを特徴とする。

[0026]

この構成によっても、各受光部位置においてR, G, Bの3原色の信号成分が得られる。しかも、マゼンダフィルタを透過するレッド(R)とブルー(B)の

波長成分は離れているため、夫々の色信号を蓄積する高濃度不純物層を半導体基板の深さ方向に分離して形成するのが容易になると共に、レッドとブルーの分光感度およびグリーンフィルタを透過して得られるグリーンの分光感度のスペクトルにおけるオーバーラップを更に少なくでき、このため、更に忠実な色再現を図ることが可能となる。

[0027]

本発明のMOS型カラー固体撮像装置は、マゼンタフィルタが積層された受光 部とカラーフィルタの代わりに透明平坦化膜が積層された受光部の2種類の受光 部が前記半導体基板の表面に配列されたことを特徴とする。

[0028]

この構成により、カラーフィルタの代わりに透明平坦化膜が積層された受光部 から白色信号すなわち輝度信号が得られ、撮像画像の一層の高感度化を図ること が可能となる。

[0029]

本発明のMOS型カラー固体撮像装置は、グリーンフィルタが積層された受光部とイエローフィルタが積層された受光部とマゼンタフィルタが積層された受光部とシアンフィルタが積層された受光部の4種類の受光部が前記半導体基板の表面に配列されたことを特徴とする。

[0030]

この構成により、色差線順次に各受光部から信号電荷を読み出すことができ、信号処理の高速化などを図ることが可能となる。

[0031]

本発明のMOS型カラー固体撮像装置は、前記高濃度不純物層のうち前記半導体基板の内部に設けられる高濃度不純物層には該半導体基板の表面まで連続する高濃度不純物領域でなる電荷通路が設けられることを特徴とする。

[0032]

この構成により、半導体基板の深い場所に設けた高濃度不純物層からの色信号の読み出しが容易となる。

[0033]

本発明のMOS型カラー固体撮像装置は、前記第1,第2の高濃度不純物層の 夫々の深さが、前記補色フィルタを透過した前記2色のうちの夫々の色の波長に 対応して設定されることを特徴とする。

[0034]

この構成により、各高濃度不純物層の分光特性を設定通りにすることが可能となる。

[0035]

本発明のMOS型カラー固体撮像装置は、ブルー(B)の色信号を検出する高濃度不純物層の深さが $0.1\sim0.3\mu$ mであり、グリーン(G)の色信号を検出する高濃度不純物層の深さが $0.3\sim0.8\mu$ mであり、レッド(R)の色信号を検出する高濃度不純物層の深さが $0.8\sim2.5\mu$ mであることを特徴とする。

[0036]

この構成により、各高濃度不純物層の深さが、R, G, Bの入射光量に応じた 電荷を蓄積するのに最適化される。

[0037]

本発明のMOS型カラー固体撮像装置は、前記の各受光部の上部には夫々オンチップ集光光学系が設けられ、前記の各受光部に夫々遮光膜の1つの開口が対応することを特徴とする。

[0038]

この構成により、更に入射光のロスが少なくなり、入射光の利用効率が更に向上する。

[0039]

本発明のMOS型カラー固体撮像装置は、ブルー(B)の色信号を検出する高 濃度不純物層に重ねて設けられ該高濃度不純物層と前記信号配線とをオーミック コンタクトする不純物領域が該高濃度不純物層より深く形成されることを特徴と する。

[0040]

この構成により、オーミックコンタクト部分における電気接続が良好に行われ

、装置の信頼性が向上する。

[0041]

【発明の実施の形態】

以下、本発明の一実施形態を図面を参照して説明する。

[0042]

(第1実施形態)

図1は、本発明の第1実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。このCMOS型カラー固体撮像装置は、n型半導体基板10の表面上に形成され、受光領域11と、受光領域11脇に形成された垂直走査回路12と、半導体基板10の底辺側に形成された水平走査回路等(信号増幅回路、A/D変換回路、同期信号発生回路等)13とを備える。

[0043]

受光領域11には、多数の後述する受光部が二次元アレー状に、この例では正方格子状に配列形成されており、各受光部の上面に夫々一色のカラーフィルタが積層されている。カラーフィルタとしては、補色系カラーフィルタであるシアン(Cy)、イエロー(Ye)、マゼンタ(Mg)、グリーン(G)の4色のカラーフィルタが用いられ、奇数行にはGフィルタとMgフィルタが交互に、偶数行にはYeフィルタとCyフィルタが交互に配列されている。これは、一般に、色差順次配列と呼ばれるカラーフィルタ配列であるが、Gフィルタを含まないYe,Cy,Mg(3色)のカラーフィルタの組み合わせも可能である。以下、上記4色の場合について説明する。

[0044]

図2 (a)は図1のIIa—IIa線断面模式図すなわちCyフィルタ51を積層した受光部の断面模式図であり、図2 (b)は図1のIIb—IIb線断面模式図すなわちMgフィルタ52を積層した受光部の断面模式図である。同様に、図3 (a)は図1のIIIa—IIIa線断面模式図すなわちYeフィルタ53を積層した受光部の断面模式図であり、図3 (b)は図1のIIIb—IIIb線断模式面図すなわちGフィルタ54を積層した受光部の断面模式図である。

[0045]

図2(a)に示す様に、Cy(シアン)フィルタ51を積層した受光部では、入射光のうちR(赤)のみが阻止され、B(青)とG(緑)が受光部に達する。この受光部では、n型半導体基板10の表面側にPウェル層15が形成され、Pウェル層15内の表面に深さ $0.1\sim0.3\mu$ mのN+層(n1)16が形成され、更にPウェル層15内の少し深部に深さ $0.3\sim0.8\mu$ mのN+層(n2)17がN+層16と分離して形成されている。N+層17は、端部において表面まで立ち上がる電荷通路17aが設けられている。

[0046]

N+層 16, 17, 17 a は、この例では、不純物(リンまたは砒素(P又は As))濃度を、約 $5\times10^{16}\sim17/c$ m 3 としている。尚、各N+層 16, 17 の深さは、この不純物濃度にも依存する。

[0047]

N+層 16 とN+層 17 との間にはポテンシャル障壁となる P 領域があり、この P 領域は P ウェル層 15 と同電位に保たれている。このポテンシャル障壁の高さを変えるために、N+層 16 とN+層 17 との間における P 領域の不純物(ボロン) 濃度($1\times10^{15}\sim16/c$ m³)を、P ウェル層 15 の不純物濃度(7×10^{15} $4\sim15/c$ m³)と異なるようにしてもよい。

[0048]

N+層 16 はオーミックコンタクト 21 により B 信号検出用アンプ 22 に接続され、N+層 17 の電荷通路 17 a がオーミックコンタクト 23 により G 信号検出用アンプ 24 に接続される。このオーミックコンタクト 21 , 23 を良好に行うために、N+層 16 , 17 a のうちこのコンタクト部分の不純物濃度を、この例では 1×10^{19} / c m 3以上としている。

[0049]

斯かる受光部の断面構造により、カラー画像撮像前にリセットトランジスタが ONされて各N+層 16, 17の夫々のPN接合部に所定量の電荷が蓄積される。そして、N+層 16のPN接合部における蓄積電荷は、受光部に達した入射光のうち、B(青)の入射光量に応じて発生したフォトキャリア分だけ放電し、N+層 17のPN接合部における蓄積電荷は、G(緑)の入射光量に応じて発生し

たフォトキャリア分だけ放電し、各N+層16, 17の各PN接合部における電荷変化量が、B信号、G信号としてアンプ22, 23によって独立に読み出される。

[0050]

図 2 (b) に示す様に、M g (マゼンタ) フィルタ 5 2 を積層した受光部では、入射光のうち G (緑) のみが阻止され、B (青) と R (赤) が受光部に達する。この受光部では、n型半導体基板 1 0 の表面側に形成された P ウェル層 1 5 内に、図 2 (a) で説明したのと同様の N +層 (n 1) 1 6 が形成され、更に深部に、深さ 0 . $8 \sim 2$. 5μ mの N +層 (n 3) 1 8 が N +層 1 6 と分離して形成されている。 N +層 1 8 は、端部において表面まで立ち上がる電荷通路 1 8 a が設けられている。

[0051]

N+層16はオーミックコンタクト21によりアンプ22に接続され、電荷通路18aはオーミックコンタクト25によりR信号検出用アンプ26に接続される。N+層16,18間のP領域の不純物濃度をPウェル層15の不純物濃度と変えても良いことは図2(a)の説明と同様であり、また、N+層16,18,18aの不純物濃度やオーミックコンタクト部分の不純物濃度についても図2(a)の説明と同様である。尚、不純物濃度については以下の説明でも同様である

[0052]

斯かる受光部の断面構造により、カラー画像撮像前にリセットトランジスタが ON されてAN+B 16, 18の夫々のPN 接合部に所定量の電荷が蓄積される。そして、N+B 16のPN 接合部における蓄積電荷は、受光部に達した入射光のうち、B (青)の入射光量に応じて発生したフォトキャリア分だけ放電し、N+B 18のPN 接合部における蓄積電荷は、R (赤)の入射光量に応じて発生したフォトキャリア分だけ放電し、R たフォトキャリア分だけ放電し、これらの電荷変化量が、R 信号としてアンプ 22, 26によって独立に読み出される。

[0053]

図3(a)に示す様に、Ye(イエロー)フィルタ53を積層した受光部では

、入射光のうちB(青)のみが阻止され、G(緑)とR(赤)が受光部に達する。この受光部では、n型半導体基板10の表面側に形成されたPウェル層15内に、図2(b)で説明したのと同様のN+層(n3)18が形成され、表面には、深さ $0.1\sim0.8\,\mu$ mのN+層(n2')19がN+層18と分離して形成されている。このN+層19には、オーミックコンタクト27によってG信号検出用アンプ28が接続される。

[0054]

斯かる受光部の断面構造により、カラー画像撮像前にリセットトランジスタが ONされて各N+層19,18の夫々のPN接合部に所定量の電荷が蓄積される。そして、N+層19の蓄積電荷は、受光部に達した入射光のうち、G(緑)の入射光量に応じて発生したフォトキャリア分だけ放電し、N+層18に蓄積された電荷は、R(赤)の入射光量に応じて発生したフォトキャリア分だけ放電し、各N+層19,18の電荷量変化が、G信号、R信号としてアンプ28,26によって独立に読み出される。

[0055]

[0056]

図3(b)に示す様に、G(グリーン)フィルタ54を積層した受光部では、入射光のうちG(緑)のみが透過し、B(青)とR(赤)は阻止されて受光部に到達しない。この受光部では、n型半導体基板10に形成されたPウェル層15の表面に、図3(a)で説明したと同様の深さ $0.1\sim0.8\mu$ mのN+層(n2')19が形成され、このN+層19に、オーミックコンタクト27によって G信号検出用アンプ28が接続される。

[0057]

斯かる受光部の断面構造により、カラー画像撮像前にリセットトランジスタが

ONされて各N+層19のPN接合部に所定量の電荷が蓄積される。この蓄積電荷は、Gフィルタを透過したGの光量に応じて発生したフォトキャリア分だけ放電し、この電荷変化量に応じた信号がG信号とてしアンプ28によって読み出される。

[0058]

この受光部では、G信号のみを読み出せばよいため、N+層19に対するオーミックコンタクトと周辺回路はいずれも一系統だけ設ければ良く、構成が簡略化される。尚、Gフィルタの形成法には、原色フィルタとしてもよく、また、補色系フィルタであるイエローフィルタとシアンフィルタを重ねることでGのみが透過するフィルタ特性としてもよい。

[0059]

尚、上述し各アンプ22,24,26,28の構成は、図4に等価回路を示す様に、図26に示す従来例と同じである。また、図2,図3では図示を省略したが、半導体基板の最表面のうちコンタクト部分以外は、保護用のSiO2膜で覆われている。

[0060]

図5 (a) (b) 及び図6 (a) (b) の夫々は、本実施形態に係るカラー固体撮像装置におけるCyフィルタ, Mgフィルタ, Yeフィルタ, Gフィルタが積層された受光部における基板深さ方向のポテンシャルプロファイルと入射光の侵入深さの関係を示す図である。補色系フィルタが積層された本実施形態の受光部は、従来のCMOSセンサと異なり、基板深さ方向に2段のN+領域と、両N+領域間を隔てるP領域を有していることが特徴であり、各N+領域(n1, n2, n3) は、積層されている補色系フィルタによって、その深さが異なっている。

[0061]

即ち、補色系フィルタによって阻止されなかった入射光波長について光電変換された信号をそれぞれ独立に読み出す必要があるので、この入射光を最も効率的に光電変換するように、それぞれの不純物層の深さが決定され、読み出し回路が接続される。最も波長の短いB光は、シリコン基板の最も浅い領域で吸収される

ので、n1層(N+層16)の近傍にフォトキャリアを発生させる。中間の波長からなるG光はB光よりも深い位置まで到達するので、中間の深さにあるn2層(N+層17)の近傍においてフォトキャリアを発生させる。同様に、シリコン基板の最も深部にあるn3層(N+層18)の近傍において、最も波長の長いR光によるフォトキャリアを発生させる。

[0062]

G光の場合は、B光がGフィルタやYeフィルタで阻止されるため、n1層とn2層に分ける必要がなく、n2層の深さに略等しいn2、層で示すN+領域19が設定される。本実施形態では、浅い方からn1層、n2層(n2、層)、n3層となっており、浅い方から、B光、G光、R光について最も光電変換効率が高くなるように各N+層の深さが設定される。

[0063]

図7(a)(b)及び図8(a)(b)は、夫々、C yフィルタ,M gフィルタ,Y e フィルタ,G フィルタが積層された受光部で得られる信号の分光感度スペクトルを示す図である。横軸は入射光波長(n m)、縦軸は出力信号の相対感度(%)である。

$[0\ 0\ 6\ 4]$

各受光部は、積層されたカラーフィルタの分光透過率によって出力信号の波長依存性が支配されるが、更に本実施形態に係るカラー固体撮像装置の補色系フィルタが積層された受光部では、N+層間を隔てるポテンシャル障壁、即ち、N+層に挟まれたP領域が存在するため、このP領域において発生した電荷(電子)はこのポテンシャルバリアによって隣接するN+層に振り分けられ、分光スペクトル相互間にオーバーラップが少ないという利点がある。

[0065]

即ち、従来の特許文献1記載のCMOS型カラー固体撮像装置の様に、P領域で発生した電荷(正孔)をP領域表面から直接読み出す場合に比べ、本実施形態のカラー固体撮像装置では、二つのN+層のみから得られる信号だけを使用するため、色信号の分離性能が高くなると利点がある。

[0066]

シアン(Cy)フィルタを積層した受光部では、Rに相当する波長の光が殆ど Cyフィルタによって遮断されるので、受光部からの出力信号の波長依存性は、 この波長領域においてシャープに減衰している。従って、B出力信号とG出力信 号はRの波長域の光の影響を受けないことがわかる。

[0067]

マゼンタ(Mg)フィルタを積層した受光部では、Gに相当する波長の光が殆どMgフィルタによって遮断されるので、受光部からの出力信号の波長依存性は、この波長領域においてシャープに減衰している。従って、B出力信号とR出力信号は互いにオーバーラップが殆どない分光スペクトルを示している。

[0068]

イエロー(Ye)フィルタを積層した受光部では、Bに相当する波長の光が殆どYeフィルタによって遮断されるので、受光部からの出力信号の波長依存性は、この波長領域においてシャープに減衰している。従って、G出力信号とR出力信号はBの波長域の光の影響を受けないことがわかる。

[0069]

グリーン(G)フィルタを積層した受光部では、BとRに相当する波長の光の 殆どがGフィルタによって遮断されるので、受光部からの出力信号の波長依存性 は、この波長領域においてシャープに減衰している。従って、G出力信号はBと Rの波長域の光の影響を受けず理想的な分光特性であることがわかる。

[0070]

即ち、Cyフィルタを積層した受光部からは混色の少ない分離されたB信号と G信号が得られ、Mgフィルタを積層した受光部からは混色の少ない分離された B信号とR信号が得られ、Yeフィルタを積層した受光部からは混色の少ない分離されたG信号とR信号が得られ、Gフィルタを積層した受光部からはG信号の みが得られる。

[0071]

図9は、各受光部位置で、R, G, Bの3色の信号を得て色情報の再現を行う 説明図である。上述した様に、本実施形態に係る各受光部は、原色の2色あるい は1色の信号を一の受光部から直接読み出す構成になっている。即ち、Gフィル タを積層した受光部位置では、R信号成分とB信号成分が不足し、Yeフィルタを積層した受光部位置ではB信号成分が不足し、Cyフィルタを積層した受光部位置ではR信号成分が不足し、Mgフィルタを積層した受光部位置ではG信号成分が不足する。

[0072]

このため、本実施形態に係るカラー固体撮像装置では、図9に示す様に、不足する信号成分を、隣接する周りの受光部で得られた信号成分から補間演算により求める。Cyフィルタを積層した受光部位置で不足するR信号成分は、この受光部の上下左右の受光部で得られた4つのR信号成分を加算平均した値を用いる。

[0073]

同様に、Mgフィルタを積層した受光部位置で不足するG信号成分は、この受光部の上下左右の受光部で得られた4つのG信号成分を加算平均した値を用い、Yeフィルタを積層した受光部位置で不足するB信号成分は、この受光部の左右または斜め方向に隣接する受光部で得られたB信号成分を加算平均した値を用いる。Gフィルタを積層した受光部位置で不足するR信号成分,B信号成分も、この受光部の上下左右,斜め方向に隣接する受光部で得られたR信号成分を加算平均した値とB信号成分を加算平均した値を用いる。

[0074]

このようにして得られる各受光部位置におけるR, G, Bの3原色信号を外部 色信号処理回路で処理することで、本実施形態に係るカラー固体撮像装置では忠 実な色再現が可能となる。

[0075]

図10は、本実施形態に係るカラー固体撮像装置の4画素分(Mg, Cy, Ye, G)に対応する二次元平面図である。半導体基板の表面は、縦横に延びるLOCOSによる素子分離帯30によって碁盤の目の様に各受光部が素子分離されており、図示する例では、各受光部はほぼ正方形をなしている。

[0076]

各受光部面積のうち、大部分に上述した各N+層16,17,18,19が形成され、補色系フィルタMg,Ye,Cyが積層される受光部では、右端に短冊

状の周辺回路部 3 1 が設けられ、原色系フィルタ G が積層される受光部では、右端の上部側にのみ周辺回路部 3 1 が設けられる。この周辺回路部 3 1 1 に、上述したアンプ(ソースフォロアアンプ) 2 2 2 8 等が設けられ、夫々、各受光部に設けたコンタクトホール 3 7 を介して接続された N +層から色信号が読み出される。

[0077]

図面上、縦方向に設けられた素子分離帯30の上に、信号出力線33と電源線34とリセット線35が敷設され、横方向に設けられた素子分離帯30の上に、選択信号線36が設けられる。信号出力線33は各アンプ22~28の出力に接続され、電源線34には電源電圧が印加され、リセット線33にはリセット信号が印加される。

[0078]

これらの選択信号やリセット信号は、図1に示す垂直走査回路12や水平走査回路等13等によって制御される。尚、各受光部上に記載した点線矩形枠38は、遮光膜の開口部位置を示しており、この内側のみに光が通過し、その外側すなわち周辺回路部31,31'やコンタクトホール37は遮光されている。この図に示されるように、一の受光部に設ける必要のある信号配線数や周辺回路数は、図26(b)に示す従来のカラー固体撮像装置より少なくて済むため、本実施形態のカラー固体撮像装置では、受光部面積を広くすることができ、明るい画像が撮像可能となる。

[0079]

図11(a)(b)及び図12(a)(b)は、夫々対応する図2(a)(b)及び図12(a)(b)に示す断面模式図に、更に、マイクロレンズ40、遮光膜41、コンタクトホール37に設けたコンタクト部42、コンタクト部42に接続する金属配線層43を加えた断面図である。

[0080]

各カラーフィルタ 5 1, 5 2, 5 3, 5 4上には透明平坦化膜 4 5を介してマイクロレンズ 4 0 が形成されている。カラーフィルタ 5 1 ~ 5 4 と遮光膜 4 1 との間には透明平坦化膜層 4 6 が設けられ、この透明平坦化膜層 4 6 は信号配線層

でもあり、層間絶縁膜を介して信号線33,34,35,36が互いに接触しない様に例えば3層構造に設けられている(図示せず)。

[0081]

遮光膜41の開口38は、光電変換部であるPN接合領域のほぼ中央部に位置し、アンプ22~28等の周辺回路部は、この遮光膜41の下に配置されている。最も浅いN+層(n1層)16に対するコンタクト部42の下部のみ、そのN+層16の深さを深く形成してある。これは、コンタクト部42における金属電極と基板シリコンとの間で金属の突き抜けまたは合金形成により、PN接合が破壊されることを防止するためである。この部分は遮光膜41に覆われるため、光電変換特性の波長依存性(分光特性)には影響を与えない。

[0082]

(第2実施形態)

図13は、本発明の第2実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。第1実施形態と異なる点は、受光部上に積層する補色系フィルタの配列だけである。本実施形態では、シアン(Cy)フィルタとイエロー(Ye)フィルタのみを使用し、CyフィルタとYeフィルタを垂直方向及び水平方向に交互に配列している。

[0083]

Cyフィルタが積層された受光部の断面構造は図2(a)(図11(a))と同じであり、そのポテンシャルプロファイルは図5(a)と同じであり、分光スペクトルは図7(a)と同じである。即ち、Cyフィルタが積層された受光部からは、入射光のうち、B信号成分とG信号成分が出力される。

[0084]

Yeフィルタが積層された受光部の断面は図3(a)(図12(a))と同じであり、そのポテンシャルプロファイルは図6(a)と同じであり、分光スペクトルは図8(a)と同じである。即ち、Yeフィルタが積層された受光部からは、入射光のうち、G信号成分とR信号成分が出力される。

[0085]

従って、本実施形態のCMOS型カラー固体撮像装置では、全ての受光部から

G信号成分が出力され、Cyフィルタが積層された受光部位置ではR信号成分が不足し、Yeフィルタが積層された受光部位置ではB信号成分が不足することになる。

[0086]

そこで、各受光部から色信号の読み出しを2回行って一の受光部から夫々2色の原色信号成分を独立に得た後、図14に示す様に、不足する1色の信号成分を、上下左右に隣接する周りの4つの信号成分を加算平均して求める。これにより、外部色信号処理回路によって忠実な色再現が可能になる。

[0087]

図15は、図10と同様の、第2実施形態に係るCMOS型カラー固体撮像装置の4画素分(Ye×2, Cy×2)に対応する二次元平面図である。補色系フィルタYeまたはCyを夫々積層した全ての画素(受光部)から2色の原色信号を読み出すことができるので、夫々2系統の読み出し信号増幅回路(22, 24または26, 28)が設けられている。

[0088]

本実施形態によれば、カラーフィルタの種類が2種類で済み、従来の3種類または4種類のカラーフィルタを用いる場合に比べて少なくて済み、製造が容易によるという利点がある。また、全ての受光部からG信号が直接得られるので、このG信号を輝度信号として信号処理することで、撮像画像の解像度を高めることが可能となる。

[0089]

(第3実施形態)

図16は、本発明の第3実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。第1,第2実施形態と異なる点は、受光部上に積層するカラーフィルタの配列だけである。本実施形態では、補色系のマゼンタ(Mg)フィルタと原色系のグリーン(G)フィルタのみを使用し、MgフィルタとGフィルタとを垂直方向及び水平方向に交互に配列している。

[0090]

Mgフィルタが積層された受光部の断面は図2(b)(図11(b))と同じ

であり、そのポテンシャルプロファイルは図5 (b) と同じであり、分光スペクトルは図7 (b) と同じである。即ち、Mgフィルタが積層された受光部からは、入射光のうち、B信号成分とR信号成分が出力される。

[0091]

Gフィルタが積層された受光部の断面構造は図3(b)(図12(b))と同じであり、そのポテンシャルプロファイルは図6(b)と同じであり、分光スペクトルは図8(b)と同じである。即ち、Gフィルタが積層された受光部からは、入射光のうち、G信号成分のみが出力される。本実施形態では、原色系のGフィルタを使用することにより、B光とR光の影響を受けない理想に近いG信号成分が得られる

即ち、本実施形態のCMOS型カラー固体撮像装置では、Mgフィルタが積層された受光部ではG信号成分が不足し、Gフィルタが積層された受光部では、B信号成分とR信号成分とが不足することになる。

[0092]

そこで、図17に示す様に、Gフィルタが積層された受光部位置では、1回目の色信号読み出しで直接得られたG信号成分と、1回目の色信号読み出しで上下左右に隣接する受光部から得られたR信号成分を加算平均した値と、2回目の色信号読み出しで上下左右に隣接する受光部から得られたB信号成分を加算平均した値とを用いて色情報の再現を行う。Mgフィルタが積層された受光部位置では、直接得られたB信号成分及びR信号成分と、上下左右に隣接する受光部で得られたG信号成分を加算平均した値とを用いて色情報の再現を行う。

[0093]

図18は、図10,図15と同様の、第3実施形態に係るCMOS型カラー固体撮像装置の4画素分(G×2,Mg×2)に対応する二次元平面図である。受光部内の構成は、図10に示す対応するカラーフィルタを持つ受光部と同一である。

[0094]

図19は、本実施形態に係るCMOS型カラー固体撮像装置の分光スペクトルである。基本的には、図7(b)の分光スペクトルと図8(b)の分光スペクト

ルを組み合わせたものになり、原色系フィルタのみを用いた従来のイメージセン サの分光特性とほぼ同様の特性すなわち忠実な色再現が実現可能である。

[0095]

(第4実施形態)

図20は、本発明の第4実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。第1,第2,第3実施形態と異なる点は、受光部上に積層するカラーフィルタの配列だけである。本実施形態では、補色系のマゼンタ(Mg)フィルタを積層した受光部と、単に透明平坦化膜(以下、ホワイトフィルタ(W)ともいう。)を積層しカラーフィルタを用いない受光部とを、垂直方向及び水平方向に交互に配列している。

[0096]

Mgフィルタが積層された受光部の断面は図2(b)(図11(b))と同じであり、そのポテンシャルプロファイルは図5(b)と同じであり、分光スペクトルは図7(b)と同じである。即ち、Mgフィルタが積層された受光部からは、入射光のうち、B信号成分とR信号成分が出力される。

[0097]

カラーフィルタを用いない受光部からは、入射光のB信号成分, G信号成分, R信号成分の全て含む信号すなわち輝度信号(Y)が出力される。

[0098]

即ち、本実施形態のCMOS型カラー固体撮像装置では、Mgフィルタが積層された受光部ではG信号成分が不足し、ホワイトフィルタ(透明平坦化膜)が積層された受光部では、輝度信号のみが得られる。

[0099]

そこで、図21に示す様に、Mgフィルタが積層された受光部位置では、1回目の信号読み出しで直接得られたR信号成分と、2回目の信号読み出しで直接得られたB信号成分と、1回目の信号読み出しで上下左右に隣接する周りの受光部から得られた輝度信号(B+G+R)を加算平均した値から、上記直接得られたR信号成分とB信号成分とを減算することでG信号成分を得て、色情報の再現を行う。



ホワイトフィルタが積層された受光部位置では、上下左右に隣接する周りの受 光部で得られたB信号成分の加算平均値及びR信号成分の加算平均値と、直接得 られた輝度信号からこれらのB信号成分とR信号成分とを減算して得たG信号成 分とを用いて色情報の再現を行う。

[0101]

図22は、図20のXXII—XXII線の断面模式図であり、図23は、マイクロレンズ及び遮光膜,透明平坦化膜を積層した状態の断面図である。第1実施形態と同じ部分には同一符号を付してその説明は省略する。

[0102]

透明平坦化膜(W) 5.5 を透過した R 光, G 光, B 光の全ての入射光量に応じた信号電荷を蓄積する N+層(n.3') 5.6 は、半導体基板 1.0 の表面側に設けられた P ウェル層 1.5 の表面側に、 $0.5\sim1.5$ μ mの深さに形成される。

[0103]

図24は、カラーフィルタを設けない受光部のポテンシャルプロファイルを示す図である。N+層(n3')56より深い箇所まで侵入した赤色光により発生する電荷は、ポテンシャルプロファイルに沿って井戸内に落ち込むため、N+層(n3')56の深さを0.5 μ mと浅く設定しても、R信号成分まで含んだ輝度信号を得ることができる。しかし、N+層(n3')56の深さは、R,G,Bのそれぞれの波長域において人間の視感度に近い分光感度を呈するように設定するのがよい。

[0104]

図25は、本実施形態に係るCMOS型カラー固体撮像装置の分光感度スペクトルを示す図である。マゼンタフィルタMgを透過したB信号とR信号はオーバーラップ無く分離しており、ホワイトフィルタを透過した光(B+G+R)の信号(W)は、全ての可視光波長域を含みG信号(波長540nm付近)にピークを持つスペクトルとなっている。

[0105]

本実施形態では、特にホワイト(W)に対応する受光部で、全ての可視域の波

長成分を利用できるため、入射光成分のロスが殆どなく、第1実施形態の様に全受光部に補色フィルタを積層する場合に比べ、更に高感度化が図れる。また、特に複雑な信号処理をすることなく、直接、高感度の輝度信号(R+G+B)が得られるという特徴もある。更に、カラーフィルタとしてMgフィルタのみを使用するため、カラーフィルタの積層工程が容易となる。

[0106]

.!

尚、以上の各実施形態では、MOS型カラー固体撮像装置としてCMOS型を 例に説明したが、他の種類のNMOS型やPMOS型にも本発明を適用可能であ る。

[0107]

【発明の効果】

本発明によれば、以下の効果が得られる。

- (1)補色系カラーフィルタを積層した一の受光部(画素)から2色の色信号成分を独立に検出できるため、入射光を有効に電気信号に変換でき、高感度化を達成することが可能となる。
- (2)補色系カラーフィルタを使用した固体撮像素子から原色系色信号を直接取り出すことができるので、忠実な色再現が可能になり、さらに色信号処理回路が 簡略化できる。
- (3) 基板深さ方向に対する分光特性を利用すると共に補色系カラーフィルタを使用したため、各分光スペクトル(R, G, B) 相互のオーバーラップ量が少なくなり、忠実な色再現が可能になる。

【図面の簡単な説明】

【図1】

本発明の第1実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。

【図2】

- (a)は図1のIIa―IIa線断面模式図である。
- (b) は図1のIIb—IIb線断面模式図である。

【図3】

- (a)は図1のIIIa―IIIa線断面模式図である。
 - (b) は図1のIIIb—IIIb線断面模式図である。

図4

図2(a)(b),図3(a)(b)に示すアンプ(増幅回路(ソースフォロアアンプ))の等価回路図である。

【図5】

- (a)は図1のCyフィルタ積層受光部におけるポテンシャルプロファイルを示す図である。
- (b)は図1のMgフィルタ積層受光部におけるポテンシャルプロファイルを示す図である。

【図6】

- (a)は図1のYeフィルタ積層受光部におけるポテンシャルプロファイルを示す図である。
- (b)は図1のGフィルタ積層受光部におけるポテンシャルプロファイルを示す図である。

【図7】

- (a)は図1におけるCyフィルタ積層受光部の分光特性を示すグラフである
- (b) は図1におけるMgフィルタ積層受光部の分光特性を示すグラフである

【図8】

- (a) は図1におけるYeフィルタ積層受光部の分光特性を示すグラフである
- (b) は図1におけるGフィルタ積層受光部の分光特性を示すグラフである。

【図9】

図1に示す各カラーフィルタ (Cy, Mg, Ye, G)積層受光部位置でR, G, Bの3色信号を得て色情報の再現を行う説明図である。

【図10】

図1に示すカラー固体撮像装置のСу, Мg, Ye, Gフィルタ積層受光部4

画素分に対応する二次元平面図である。

【図11】

- (a) は図2(a) にマイクロレンズ、遮光膜等を積層した断面図である。
- (b) は図2 (b) にマイクロレンズ, 遮光膜等を積層した断面図である。

【図12】

- (a) は図3(a) にマイクロレンズ、遮光膜等を積層した断面図である。
- (b) は図3(b) にマイクロレンズ, 遮光膜等を積層した断面図である。

【図13】

本発明の第2実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。

【図14】

図13に示す各カラーフィルタ (Cy, Ye) 積層受光部位置でR, G, Bの3色信号を得て色情報の再現を行う説明図である。

【図15】

図13に示すカラー固体撮像装置のCy, Yeフィルタ積層受光部4画素分に対応する二次元平面図である。

【図16】

本発明の第3実施形態に係るCMOS型カラー固体撮像装置の表面模式図である。

【図17】

図16に示す各カラーフィルタ (Mg, G) 積層受光部位置でR, G, Bの3 色信号を得て色情報の再現を行う説明図である。

【図18】

図16に示すカラー固体撮像装置のMg, Gフィルタ積層受光部4画素分に対応する二次元平面図である。

【図19】

図16に示すカラー固体撮像装置の分光感度を示すグラフである。

【図20】

本発明の第4実施形態に係るCMOS型カラー固体撮像装置の表面模式図であ

る。

【図21】

図20に示すフィルタ(Mg, W)積層受光部位置でR, G, Bの3色信号を得て色情報の再現を行う説明図である。

【図22】

図20のXXII-XXII線断面模式図である。

【図23】

図22にマイクロレンズ, 遮光膜等を積層した状態の断面図である。

【図24】

図20に示すWフィルタ積層受光部のポテンシャルプロファイルを示す図である。

【図25】

図20に示すCMOS型カラー固体撮像装置の分光特性を示すグラフである。

【図26】

従来のCMOS型カラー固体撮像装置の説明図である。

【符号の説明】

- 10 半導体基板
- 15 Pウェル層
- 16.17.18.19 N+層(高濃度不純物層)
- 21, 23, 25, 27 オーミックコンタクト部
- 22, 24, 26, 28 ソースフォロアアンプ
- 31, 31' 周辺回路部
- 33 色信号出力線
- 35 リセット線
- 36 選択信号線
- 37 コンタクトホール
- 38 遮光膜開口
- 40 マイクロレンズ
- 4 1 遮光膜

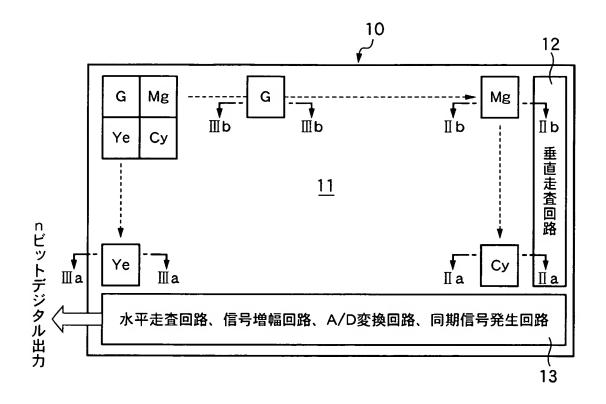
ページ: 29/E

- 46 透明平坦化膜(信号配線層)
- 51, Cy シアンフィルタ (補色系フィルタ)
- 52, Mg マゼンタフィルタ (補色系フィルタ)
- 53, Ye イエローフィルタ (補色系フィルタ)
- 54, G グリーンフィルタ (原色系フィルタ)

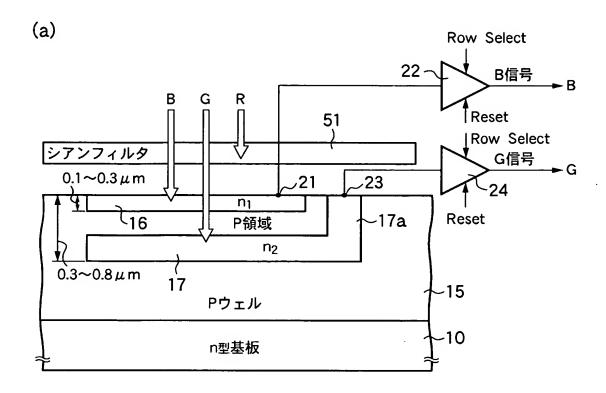
【書類名】

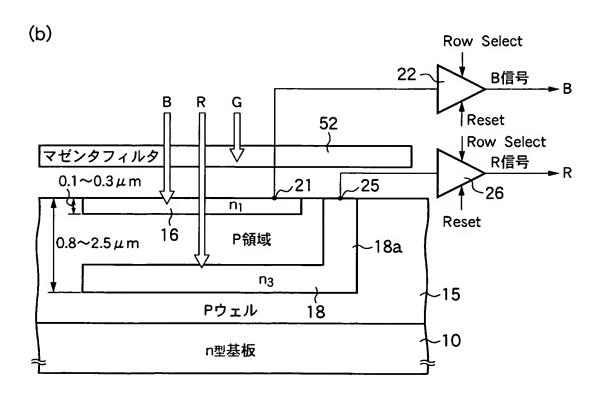
図面

【図1】

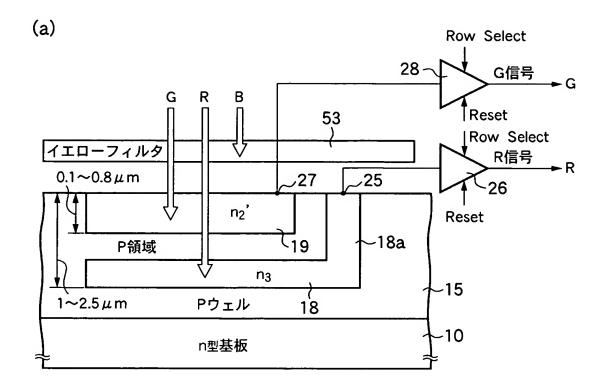


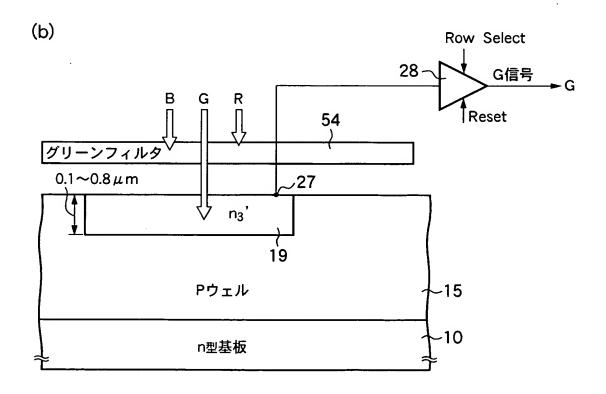
【図2】



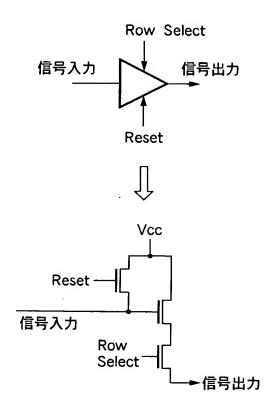


【図3】

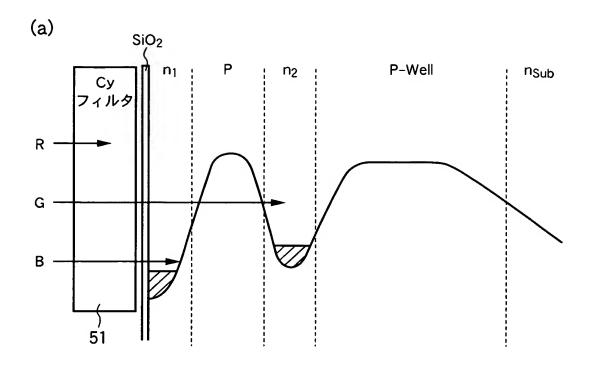


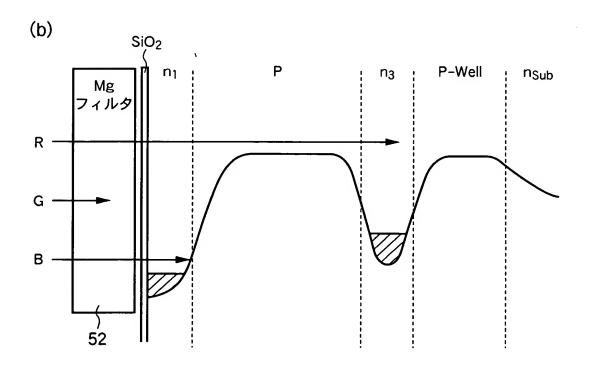


【図4】

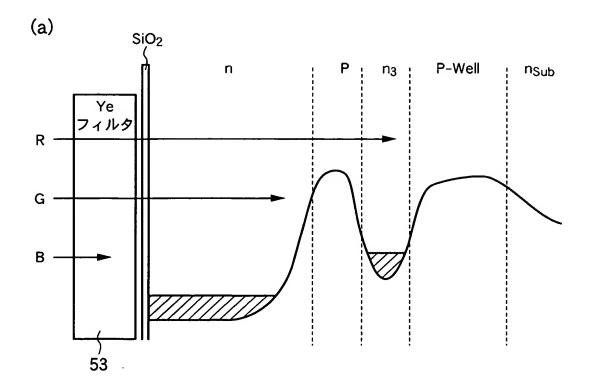


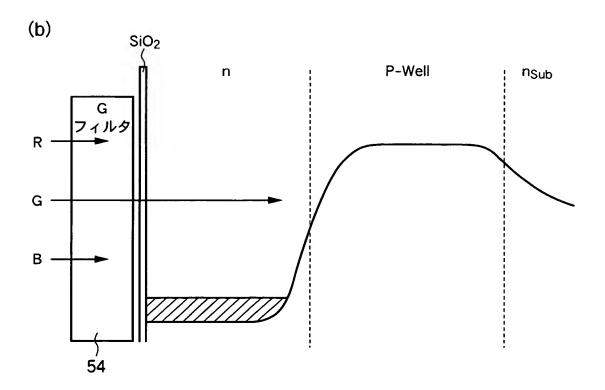
【図5】



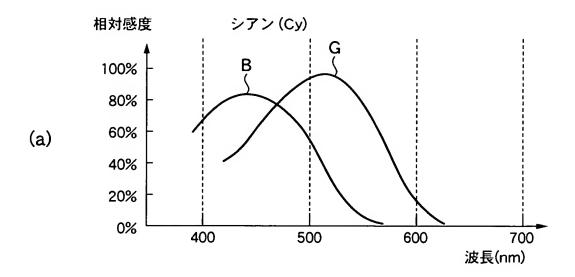


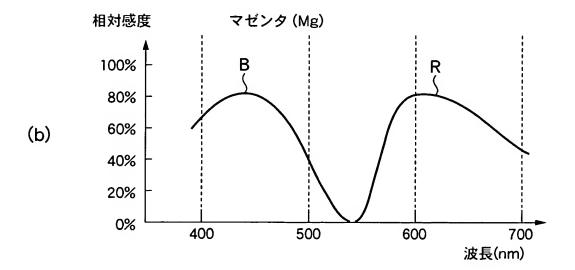
【図6】



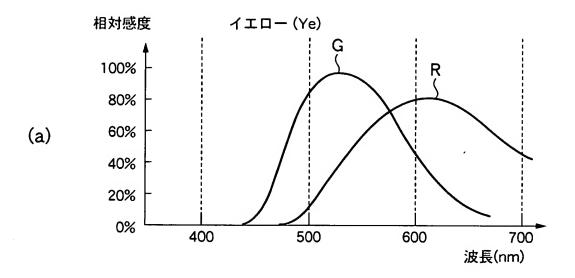


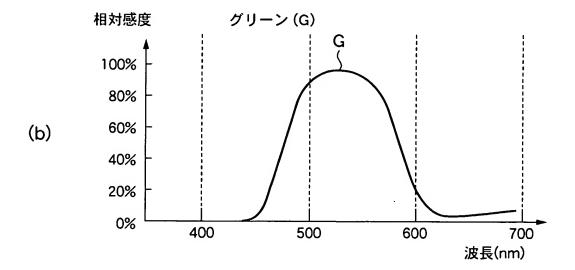
【図7】



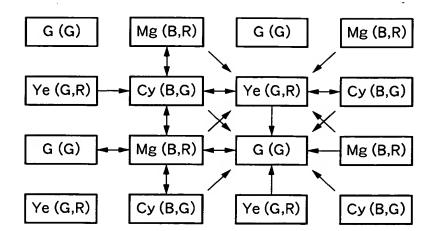


【図8】

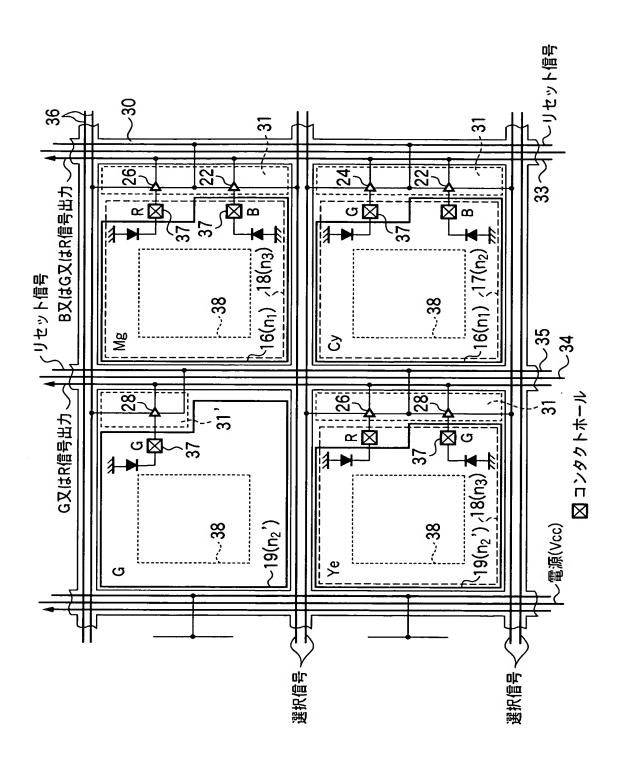




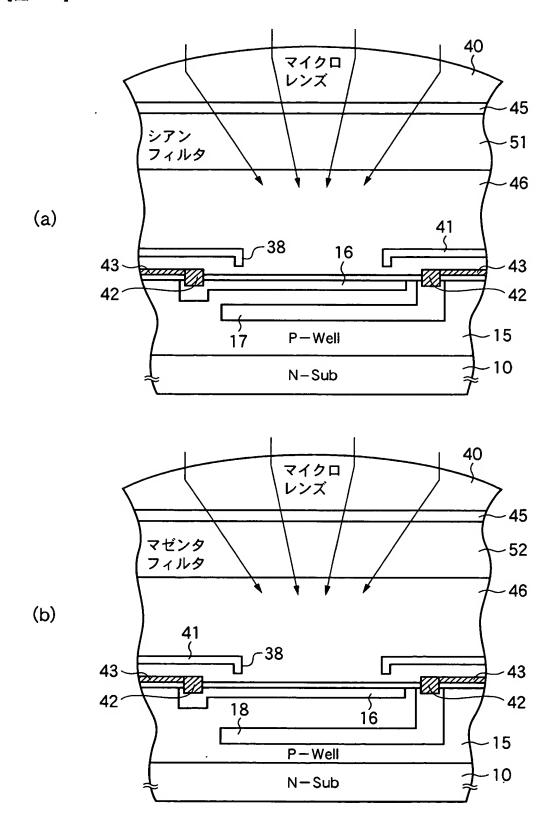
【図9】



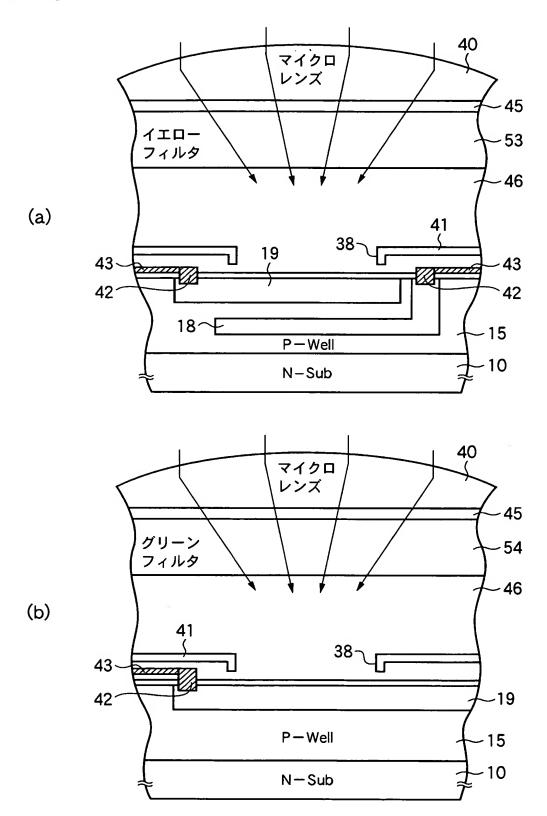
【図10】



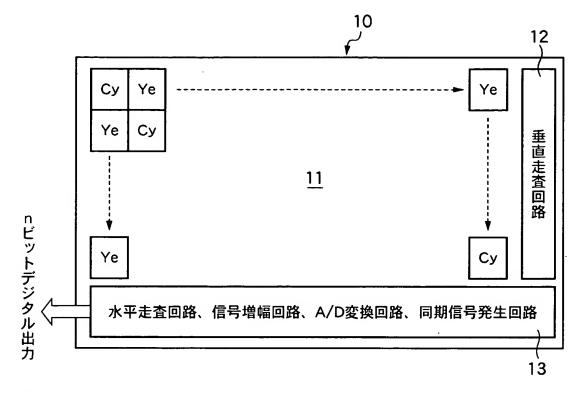
【図11】



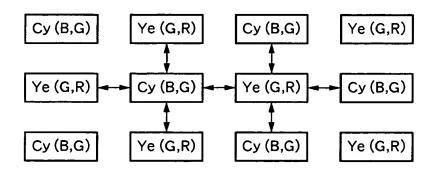
【図12】



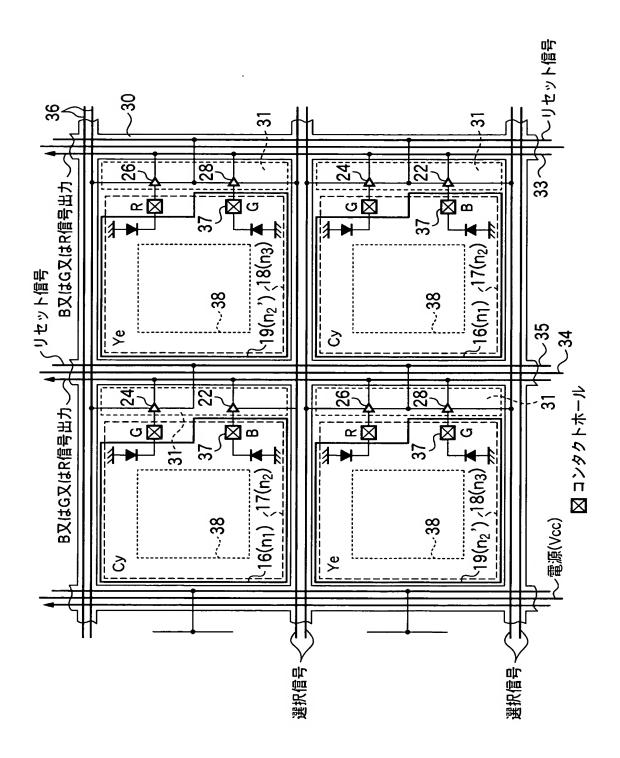
【図13】



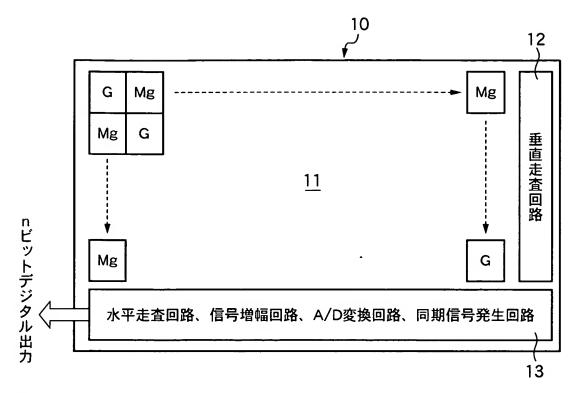
【図14】



【図15】



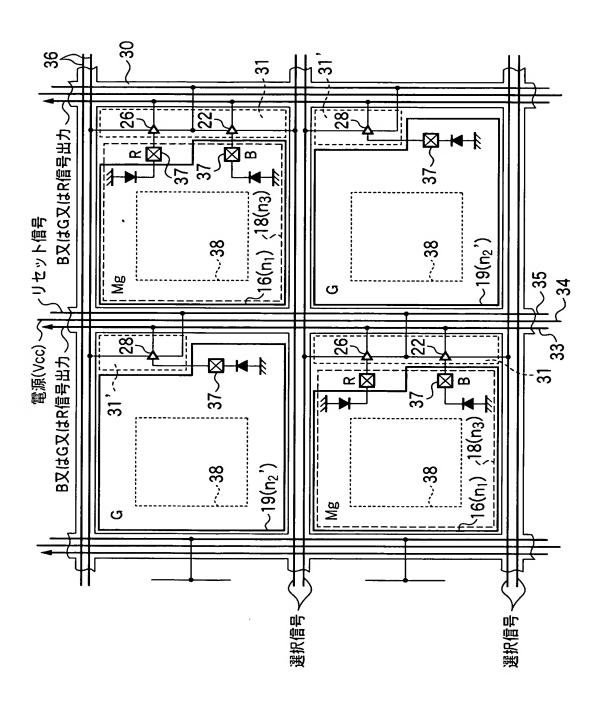
【図16】



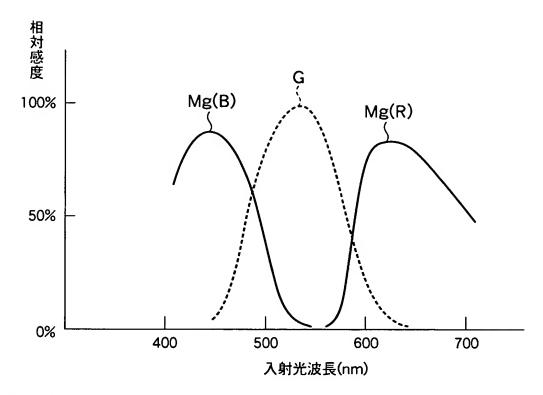
【図17】



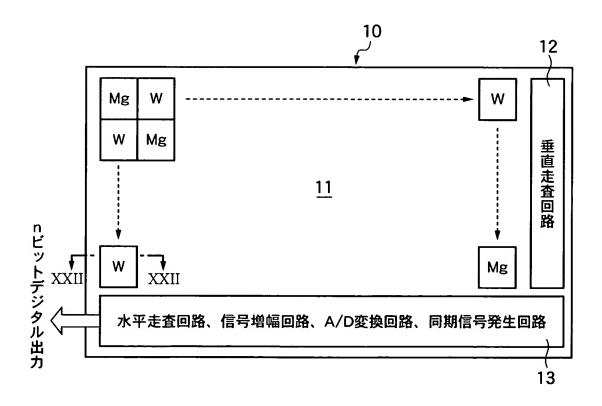
【図18】



【図19】



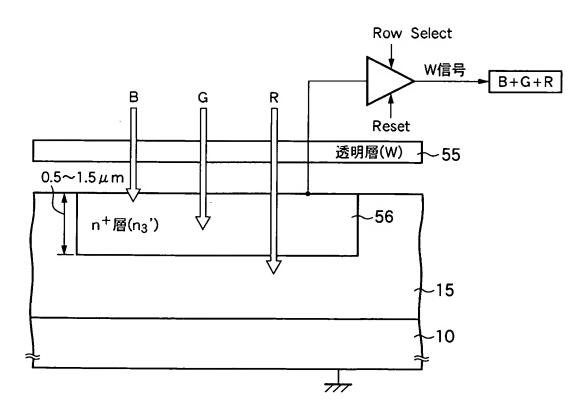
【図20】



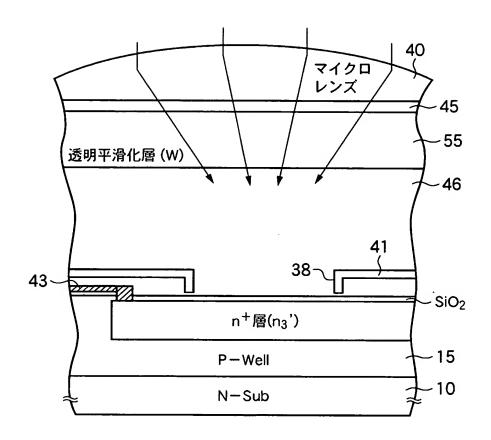
【図21】



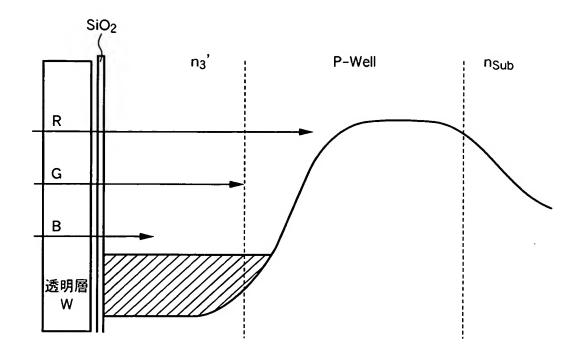
【図22】



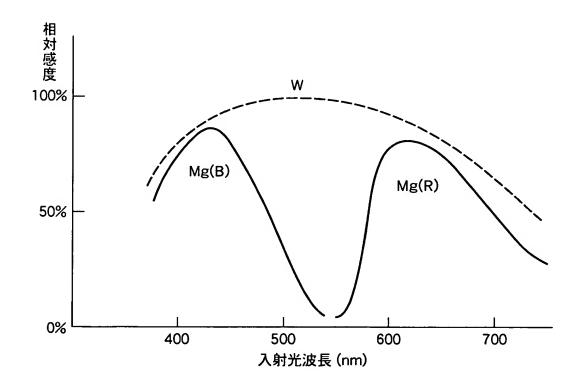
【図23】



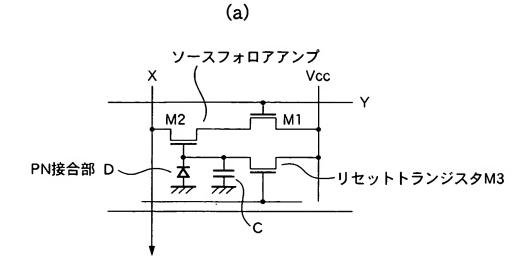
【図24】

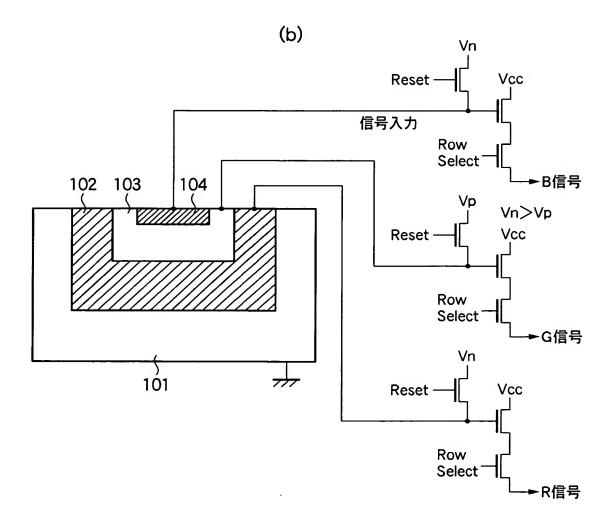


【図25】



【図26】





【書類名】 要約書

【要約】

【課題】 製造が容易で半導体基板表面の受光部面積を広くとることができ、撮像画像の高画質化を図れるMOS型カラー固体撮像装置を提供する。

【解決手段】 MOS型カラー固体撮像装置において、複数のうちの全部または一部の受光部の上部に積層され3原色のうちの1色の入射光を阻止し残り2色の入射光を透過する補色フィルタと、該補色フィルタが積層された受光部の深さ方向に分離して形成される第1,第2の高濃度不純物層であって、前記補色フィルタを透過した前記2色のうちの1色の色信号を検出する第1の高濃度不純物層と、前記2色のうちの残り1色の色信号を検出する第2の高濃度不純物層と、前記4色のうちの残り1色の色信号を検出する第2の高濃度不純物層と、前記4点濃度不純物層にオーミックコンタクトで接続され前記各色信号を区別して読み出す信号配線とを設ける。

【選択図】 図2

特願2003-072102

出願人履歴情報

識別番号

[391051588]

1. 変更年月日

1991年 7月31日

[変更理由]

新規登録

住所

宫城県黒川郡大和町松坂平1丁目6番地

氏 名 富士フイルムマイクロデバイス株式会社

特願2003-072102

出願人履歴情報

識別番号

[000005201]

1. 変更年月日

1990年 8月14日

[変更理由]

新規登録

住 所

神奈川県南足柄市中沼210番地

氏 名 富士写真フイルム株式会社